

数の表現

- Verilogでは普通に数字を書くとは10進数になります。
2進数、16進数は、 **桁数'基数** 数字 で表します。

- 2進数の表現(b)

桁数' b数

3'b001, 1'b1, 8'b11010010, 8'b1101_0010

アンダースコアを桁の間に入れて見やすく表示。

- 16進数の表現(h)

16'ha23c 32'hff00_abcd

- 桁数分の数字を書くことがお勧め
- 桁数と基数の間は'(シングルクォーテーション)で見にくいので注意！
- 同じ数の繰り返しは{繰り返し回数{数}}

例 {8{1'b1}} → 11111111 {3{4'habcd}} → abcdabcdabcd